(B) 日本国特許庁 (JP)

10 特許出願公開

⑩公開特許公報(A)

昭59-229929

⑤Int. Cl.³
H 04 B 1/06

識別記号

庁内整理番号 7335—5K ❸公開 昭和59年(1984)12月24日

発明の数 1 審査請求 有

(全 11 頁)

匈娯楽電子機器用受信装置

②特 願 昭59-40589

②出 願 昭59(1984)3月5日

優先権主張 ③1983年3月5日③西ドイツ

(DE) @P3307885.8

20発 明 者 シーグフリート・アピツ

ドイツ連邦共和国7530プフオル ツアイム・エル - ピンドトルス ト-シユトラーセ24

⑦出 願 人 インターナショナル・スタンダ ード・エレクトリック・コーポ

レイション

アメリカ合衆国ニユーヨーク10 022ニユーヨーク・パーク・ア ベニユ320

個代 理 人 弁理士 青木朗

外4名

明 細 毬

1. 発明の名称

娯楽電子機器用受信装置

2. 特許訥求の範囲

1. ラジオまたはテレビの番組袋から選択され た選択番組に関しての局同調データおよび送信時 間アータが、選択番組として入力装置を介して記 憶される選択番組用メモリ、受信装置のカレンダ 時計回路の実時間と該退択沓組用メモリに記憶さ れた時間データとが供給され、眩カレンダ時計回 路の奥時間が、記憶された選択番組の比較された 送倡時間となるときに時間一致信号を発生する比 較器、および、該選択番組用メモリ内に記憶され た退択番組データによって制御されることが可能 なチューナを具備する誤楽電子機器用受信装値に おいて、該選択番組用メモリ(14)内に記憶さ れた各週択猫組のデータの各開始時点(t,) に 対して1つの時間窓(32)が、該時間窓内に該 開始時点が存在するようにして割り当てられ、受 信装置はデータ分離回路(7)を包含し、該デー

タ分離回路は、該チューナ(1)が同調されている 遊送波上に変調された番組の送信とともに送信された番組研定アータを検知して出力端子(8) に出力するものであり、該チューナ(1)は、該 選択番組用メモリ内に記憶された局同調アータを 用いて、選択番組用メモリの1つの質問サイクルの間に、選択番組用メモリ内に記憶された局に対する連続的な同調を行うものであり、 該時間窓は 検査時点 世報(tp) により補促されていることを特徴とする娯楽電子機器用受信装置。

- 2. 選択番組(32)の開始時刻(t_A)と時間 窓の開始との間の時間間隔(T_A)、および、選 択番組の開始時刻と時間窓の終了(t_{PB})との間 の時間間隔(T_B)が時間窓計算器(23)内に 設定されることを特徴とする特許請求の範囲第1 項記載の装置。
- 3. 核選択番組(32)の開始時刻(t_A)と 該時間窓(31)の開始(t_{FA})、および該開始 時刻(t_A)と該時間窓(31)の終了(t_{FE})
 の該時間間隔(T_A, T_E)はデータおよび日時に

持聞昭59-229929 (2)

依存して設定されるととを特徴とする特許請求の 範囲第2項記載の装置。

4. 眩時間一致信号(ZKS)が窓マーク信号 (MF)を起こさせ、該窓マーク信号(MF)は選択番組用メモリ(14)内に記憶された選択番組 (PW1,…)のデータ用に意図された選択番組 用メモリの所定のマークデータ位置内に記憶され、検査時点(Pt1,…)で説み出されることを特徴とする特許請求の範囲第1~3項のいずれかの項に記載の装置。

5. 受信された局によって送信された局僚織データがデータ分離回路(7)によって選択番組(PW1,…)の時間窓(31)の範囲内で検査期間中に選択番組メモリ(14)から競み出され、該局際織データが、脱み出された選択番組のデータと比較されたときに、局際識の繰返しクロックの所定数の範囲内でデーター致の検知の数が所定数に達したならば、比較器はデーター致信号(DKS)を発生し、選択番組用メモリの質問サイクルの次の質問ステップへのステップオンは繰返

問された選択番組のデータを与える出力信号を、 データー致信号の期間(tw)、または送信され た選択番組を配録する配録装置(6,62)の動 作の期間(tw)が、設定された送信時間よりも 短いときに発生することを特徴とする特許請求の 範囲第1~6項のいずれかの項に配根の装置。

8. 休止信号回路(10)が該アータ分離回路(7)の信号出力端子(29)に接続され、受信された局により送信されかつアータ分離回路(7)により復号される休止信号(P)が存在する期間、該休止信号回路は休止状態に切り換えられ、この特別の動作状態にかいては、受信された裕組の再生かよび記録を阻止し、並びに送信時計回路(21)の時間計数かよびチューナ(1)の同調回路の同調設定の修正を阻止することを特徴とする特許歌の範囲第1~7項のいずれかの項に記載の装置。

9. 機識脱落回路(30)は、遅延されたアーター教信号(DKS)のスイッチオフの期間に信号(SKK)が該データ分離回路(7)の信号出力

レクロックのステップ計数が検査期間に対して予め定められた疑惑レクロックの数を越えたことに より起とされることを特徴とする特許請求の範囲 第1~4項のいずれかの項に記載の装置。

6. 比較器(17)が検査時点(tpg)において日時(tp)と一致する受信されなかった選択番組(PW3)の窓終了時刻(tpg)を検知したときに該比較器が終告信号を発生し、また選択番組用メモリ(14)内に記憶された選択番組が、いままで応じていなく、セロマーク信号(M0)を受信していることを特徴とする特許部求の範囲試1~5項のいずれかの項に記載の装置。

7. 該選択番組用メモリ(14)に接続された 送信時計回路(21)は、データー致信号(DKS) の開始にかいて所定の送信時間(tu)に設定され、該所定の送信時間(tu)は選択番組の配像 された番組データ(ta, te)内に包含され、該 選択番組は比較器(9,56)の検査時点において選択番組用メモリ内で質問され、また送信時計 回路は、不完全マーク信号(MU)とともに、質

(29) にあらわれる場合に、タイミング要素の時間信号(T1)を起こさせ、該データ分離回路の信号出力は受信された局の番組標職の脱落をマークし、該休止信号回路は該タイミング要案の時間信号の期間にターンオンされることを特徴とする特許部次の範囲第7項配載の装置。

10. 設アータ分離回路(7)は受信された局の お組標線を検知しない場合に信号(SKK)を発生 し、との信号により、比較器(17)は、検査時 点(tp10)にかいてカレンダ時計回路の時刻 (tp)が、選択番組用メモリ(14)内の検査 時点において傾問された選択番組(PWE)のアー タ内に包含された開始時刻(tA)と一致したと きに、時間一致信号(ZKS)を発生するように調整され、受信装価は、質問された選択番組のアー タ(tA)tp)内に記憶された送信時間(ta)中 の時間一致信号の発生に続いて、選択番組を送信 している局に同調され、記針および再生またはそ のいずれか一方の状態に切り換えられるととを特 敬とする特許請求の範囲第1~9項のいずれかの

特買昭59-229929 (3)

á

項化記載の装置。

技術分野

11. チューナ(1)、データ分離回路(7)、 および眩チューナと眩アータ分離回路との間に配 置された信号伝達回路は、該時間一致信号(ZKS) によって受信をよび伝達が可能を状態に切り換え られ、またさらに、検査時点(to1,…)における 餃 データ分離回路の出力データ、および、選択番 組用ノモリ(14)内に記憶された局の番組デー タであってそれに設チューナが検査時点において 同調される番組データがデータ比較器(9)に供 給され、該アータ比較器は番組データ間の一致が 生じた場合にアーター致信号(DKS)を発生し、該 アーター致信号はチューナの同調回路(2)の同 調調整を検出し、該同調調整はデーター教信号の 開始の時点(t_{p4})において、データー数信号の 持続時間中に起きるととを特徴とする特許請求の 姫出第1~10項のいずれかの項に記載の装置。 3. 発明の詳細な説明

本発明は、特許額水の範囲第1項の前提部に示

まれる時刻に実際に行われたか否かに関係しない。 ラジオガイドまたはテレビガイドで発表された放 送についても、帯組送信の実際の時刻の変更、あ るいは放送時間の変更がしばしば起こる。このよ うな場合には、番組の再生が不完全になり、ある いはさらに思いときには、後の番組の再生用の記 録媒体上に番組が記録される。さらに、特別の場 合には、記録媒体が記録時間中に希望していない 番組部分を含むことになる。

一方、例名は西独特許出願 DE-OS 3020787 においては、局番組の送僧中に送信局に関する局機設データを含む局係設を、送信された局番組を設別する番組誤設データとともに送信することが述べられている。さらに、前述の DE-OS 3020787 は娯楽電子機器用受信装置の復調器出力 端子にはデータ分離回路が按続され、該データ分

雌国路は番組同定アータを有効信号から分離また

は分割し、該番組標識データを次の処理のために

出力端子から送出する。選択番組用メモリ内に記

される形式の娯楽電子機器用受信装置に関する。 従来技術

そのような受信装置は例えば四独特許 私3023199等により知られている。従来の受信装置はプログラム装置により制御される受信ステージを具備する。ラジオガイドまたはテレビガイドからユーザにより選択された所選択された所選択されたの選択されたの選択されたのといては、選択番組用メモリに配憶されたデータがプログラム装置に結合されたカレンダ時計回路の時間出力と比較され、時間一致の場合には従来形の受信装置のではは、高いではよって適切には、一般ではは対した。

したがって、そのような受信装置においては、 所望の、または選択された指題(選択番組)は受 信装度のカレンダ時計回路によって呼び出される のみであり、受信装置が設定されることに関して は、選択番組に対応する番組の送信が選択番組に より決定された局によって選択番組データ内に含

憶された希望の退択沿組のデータはデータ分離ス テージで供給されるデータと比較されることが可 能であり、それにより番組変更があった場合にも 希望の沓組を確実に記録するととが可能である。 もちろん、とのような受信装置については、その 全個号伝遊回路の大部分が、受償および伝達が可 能な状態、したがって受信装置が東質的にターン オンされる状態に切り換えられることが要求され る。さらに、多数の希望の選択指組を記録すると とを意図された選択番組用メモリの場合、および 選択番組用メモリが多数の希望の選択番組を包含 するときはいつでも、選択番組用メモリの1質問 サイクルは相当に大きな時間の消費をともない視 るのであり、そして検知された選択番組の開始で 記録装胤および(または)再生装置を作動し損な い得る。

発明の目的

本発明の目的は、特許請求の範囲第1項の前提 部に述べられている形式の受信装置を、受信装置 の信号伝送回路が、希望の選択番組が選択番組用

特周昭59-229929 (4)

ノモリ内で監視されている期間はスイッチオンに されないような想様で設計することにある。本発 明によれば、この目的は特許請求の範囲第1項の 特徴部に述べられた技術的構成により達成される。

本発明は、時間窓であって、該時間窓内に希望の選択番組が存在し、大部の回路装置の作動時間が該時間窓内に奥質的に限定される時間窓による利点について述べているだけではなく、1つの検査サイクルの時間の実質的な超小であって、1つの選択番組を検査する時間に限定的効果を持たず、これは一般に検査時点は選択番組用メモリ内に記憶された所望の番組の一部分だけの時間窓内に存在するためであり、検査されるこれらの選択番組のみをともなりもの、についても述べている。 実施例

第2図は例えばビデオ・カセット・レコーダ (VCR)などの娯楽電子機器用受信装置であって ユーザにより選択されかつ選択番組用メモリに記 協された番組の送信を検知する回路を具備するも のをブロック線図の形式で観要的に示す。受信装

タ入力端子15、時間比較器17の1つのデータ 入力億子16、マーク輸出器19のデータ入力端 子18、および送信時計回路21のデータ入力端 子20が接続される。時間比較器17のデータ入 力端子16は時間アータスイッチ22を備えてお り、該時間アータスイッチはアータバス12亿お ける選択番組のデータの開始時刻は、の受信からそ れの終了時刻t。へ切り換えられるととが可能で ある。時間比較器17の第2比較入力端子は時間 窓計算器23を介してカレンダ時計回路24亿接 税される。制御回路25は、カレンダ時計回路 24のタイマークロックUTまたはアータ分離回 路7の繰返しクロックWTにより、選択番組用メ モリ14の質問サイクルを制御する。選択番組は ユーザにより入力装置26を介して選択番組用メ モリ14亿記憶されることが可能である。

選択番組用メモリに記憶された選択番組の送信を検知する回路装置であって、受信装置の有効信号の伝達路に接続された回路装置の動作の態線が、第3図に示されるような回路装置に関する状態図

図の有効信号伝達回路は、アンテナ3を介して受 信された鍛送波に同調回路2によって同期される ことが可能なチューナ1、IP増幅器(中間周波 増係器)4、復調回路5、および、記録および (または)再生を行り配録再生装録6を具備する。 記録再生装置6は、例えばテレビ受像機において は音声および画像再生装置であり、ビデオ・カセ **,ト・レコーダの場合においてはテープ記録装置** である。役調回路5の出力端子にはデータ分離回 路7が接続され、該アータ分離回路7のデータ出 力端子8にはデータ比較器9および休止信号回路 10の双方が接続される。データ分離回路7は、 番組種語データを説別する。花組種語データけ、 受信された局の鍛送彼を介して有効信号とともに、 番組を識別するために受信された局によって送信 される。省組協識データは眩データ分離回路7の 出力端子8に出力される。データ比較器9の第2 比較入力端子11にはデータベス12が接続され ており、アータパス12には選択畓組用メモリ 14のデータ入出力端子13、同期回路12のデー

を参照しつつ以下に詳細に説明される。第3図の 区分向においては、選択番組用メモリ内に配憶さ れた選択番組PW1~PW6が、とれらの選択番 組のアータのマークフィールド内に含まれるマー クとともに、パー形状で図式的に示される。第3 図の列(b)においては、同調回路2の設定される局 が示されている。パー区分27において示される 各数字は、同調回路2が設定された局同調データ を有する各選択番組の計数数字である。列(c)はア ータ比較器9の出力端子28におけるデーター致 信号DKSなよび休止信号回路10の出力端子にお ける休止信号を含み、一方、列(d)は送信時計回路· 21の作動期間を示し、また列(e)は選択番組用メ モリに記憶された、選択番組PW1~PW6を記 録および(または)再生する記録再生装置6の作 動(スイッチオン)時間を示す。第3図の列(t)は データ分離回路でにおいて番組標識が検知されな い場合に舷データ分離回路でによって出力端子 29 に発生される出力信号 BKKを示す。第3図の 列(g)は鉄織脱落回路30内に具備されるタイミン

特開昭59-229929(5)

グ 受素の時間信号で 1 を含み、そして時間軸 t p は 校 在時点 t p 1 ~ t p 19 を含むカレンダ時計回路 2 4 の時間をあらわす。列(c)のデーター致信号 DSK においては同調回路 2 が設定される局 S 1~ S 6 が示されており、その局を受信している間、アーター致信号 DSK があらわれる。

検査時点 tp.1 化先だって、時間比較器 1 7 は、 選択番組用メモリに配貸された選択番組の開始時刻 tA を、時間窓計算器 2 3 でリード時間 TA 延長されたカレンダ時計回路 2 4 の時刻 tp. と比較する。 選択番組3 2 により図式的にあらわされてかり、 選択番組の開始時刻 tA でのリード時間 (期間) TA 、 および選択番組の開始からの経過時間 Te により形成される。 その結果、時間窓 3 1 は開始時刻 tp. A なよびそれの終り間で 3 1 は開始時刻 tp. A なよびそれの終り間で 3 1 は開始時刻 tp. A なよびそれの終り値された選択番組3 2 のデータは、例えば、配憶された選択番組の開始時刻 ta なよび終了時刻 te の双方を含む。 これらの時刻 ta なよび te は、印刷された

ルド内に発生させる。との窓マークからマーク検 出器 1 9 は出力信号 S F を発生し、その出力信号 8 Fによって時間窓計算器23は時間窓終了時刻 trz の出力に切り換えられ、また制御回路25の クロック入力端子35はクロック・カウンタ38 の出力端子37に切り換えられ、またそれにより、 少なくとも1点鎖線枠39内に配置された受信装 置の回路が電子スイッチ40を介して電源装置 41に接続され、それにより同調回路2がそのデ ータ入力端子に印加された各同調データに設定さ れるように解放される。データ分離回路7の繰返 しクロックWTのそれぞれに応じて、データ比較 器9はデータ分離回路7の出力データと選択番組 用メモリ14の出力アータとの間の比較を実行す。 る。との間に、および所定数の繰返しクロックWT の間にデータ比較器 9 で所定数の一致が検出され ない場合には、このデータ比較器9はデーター致 信号 DKS を発生しない。このように、番組僚職が 脱階態様で一時的に送信されている場合にも信頼 性のある一致ステートメントが保証される。クロ

売組装のデータに含まれる送信予定時間を限定す る。時間アータ比較器17が時間アーター致を認 識しない限りは、時間比較器17とその関連回路 およびカレンダ時計回路24、並びに、選択番組 用メモリ14とその関連回路およびマーク検出器 19だけが作動される。一般に、これらの回路の 低力消費は無視できる程度のものであるので、と れらの回路は例えば待极回路の電源、あるいは他 の低心から低力供給されるととが可能である。選 択番組用メモリ14の質問サイクルはクロックパ ルスUTにより御御されており、このクロックパ ルスUTは電子スイッチ33およびゲート回路 3 4を介して制御回路25のクロック入力端子 35に印加される。との勁作状態は相当な高周波 数クロックを許容し、したがって選択番組用メモ りの迅速な質問サイクルを許容する。

時間比較器 1 7 において時間データー致となった場合には、時間一致信号 2 KS が、切換え装置 3 6 を介して窓マーク信号 M F を、検査時点でそのデータが試み出される選択番組のマークフィー

ック・カウンタ38は、データ比較器9の1比較 サイクルに必要な所定数の繰返しクロックWTが 計数される毎にそのクロック出力端子37にクロ ック信号を発生する。とのことは制御回路 2.5 が 次の費問ステップに切り換えられるようにし、そ れにより次の選択番組のデータがデータパス12 に印加されるようにする。 これらのアータはマー クテータを含んておらず、その結果、検査時点 t_n,以前のときと同じ動作状態が、クロックパル スUTにより制御される質問サイクルの間に選択 番組PW1が再び検査されるまで、およびそれの 局データへの新たな同調が遊成されるまで、生じ るであろり。この質問サイクルは、第3図に示さ れた列(6)の隣接するパー区分27から理解できる ように、数回繰り返される。さらに、検査時点 t_{p2} および t_{p3} において、選択沓組 P W 2 のマ ークアータ位置と選択番組PW3のマークアータ 位置との双方がそれぞれ怒マークMFを受信し、 それにより検査時点 tp5 の後に、受信装置は選択 番組用メモリの1質問サイクルの間に3つの局、

すなわち S 1 , S 2 , および S 3 に 刻々 同調され る。検査時点;_{p.4} において、選択された番組 PWI のチエックを行っている間に、またクロック・カ ウンタ38の出力クロックに先だって、データー 致信号 DKS がデータ比較器 9 の出力端子に生じる (列(e)を参照)。該データー致信号 DKS は制御回 路25のクロック入力端子をゲート回路34によ って閉鎖し、また受信した番組を記録または再生 するために記録再生装置6をスイッチオンにする (列(e)を参照)。さらにこの信号のターンオン雄 により、送信時計回路21は、記憶された番組デ ータ中に含まれる送信時間 tu に設定される。と の送信時計回路21は、設定された送信時間tu を送信されるべき番組の再生時間 typ と遊続的に 比較し、そして後端遅延回路42においてデータ 一致信号 DKS から発生される番組信号 S S の後端 て、調節された送信時間 tu化再生時間が等しいか あるいは大きい場合には、第1の出力信号を発生 し、該第1の出力信号は読み出された選択番組 PW2のマークデータ位置内に検査時点 tp5で消

去マーク信号MLを配憶させ、一方、送信された 番組の再生時間が送信時計回路21内に設定され た送信時間tnよりも小さい場合には、送信時計回 路21は第2の出力信号を発生し、該第2の出力 信号は時点 tng で退択番組用メモリから説み出さ れた選択番組PW2のマークデータフィールド内 に不完全マーク信号MUを記憶させる。本実施例 においては、選択番組PWlは、選択番組用メモ リ内の選択番組PWIに関する番組アータにおい て示されたよりも遅い時点 tod 化おいて、局SI により送信される。とのことは選択番組 P W 1 の 送倡時間を巡択番組PW2の送信時間と重なり合 わさせ、その結果、選択番組PWIの送倡時間に メレ込んだ選択番組 PW2の送信部分は受信され ることが不可能であったのであり、そして受信装 徴により再生された選択番組 PW2の送信が不完 全であることがわかる。

受信された選択番組 PW1のマークデータ位置をマーキングする代わりに、他の実施例によれば、 との選択番組が送信時計回路 2 1 の第1 の出力信

号によって選択番組用メモリにおいて消去される ことが可能であり、それにより該メモリのとの行 が選択番組の新たな入力に対して開放される。

データバス12上の選択番組のデータが窓マーク信号MFを含む場合において時間比較器17がそれの窓終了時刻tpEとの時間一致を検出したときには、ゼロマーク信号MOが、時間一致信号ZKSにより、読み出された選択番組PW3のデータのマーク位置に時点tp。において記憶され、それにより選択番組PW3の窓時間内において選択番組PW3の送信が受信されなかったことが指示される。

選択番組用メモリ14の各質問サイクルの間に、 該質問サイクルにおいてマーク検出器19がピロマークM0かまたは不完全マークMUを検知すると、該マーク検出器19はその出力端子に、対応する出力信号S0またはSUをそれぞれ沓告回路43に対して選択番組用メモリ内に記憶された選択番組が受信装置によって受信されなかったか、あ るいはただ不完全なのみであったととを指示する。 とれらの指示された選択番組および消去マークML を付された選択番組は、特に図示されていない手 段を用いて選択番組用メモリからユーザにより消 去されることが可能である。

局が局機能を送信していない場合、例名は選択のような場合、であるのような場合、アータ分離回路では、この局を受信したときにその出力端子29に信号 SKK を発生し、該信号 SKK によってアータ分離回路である。 受信された局になどができなかったと解したとができなかったとがはは、カレンダ時間の出力信号 SKK は、カレンダ時間の出力に直接に接続し、また切換を失び位置 R S にの出力に接続し、またりにはできないののでは、の出力に対してのよりには、はないないでは、では、ないののには、では、ないののには、では、ないののには、では、ないののには、いいので

持関昭59-229929(ア)

回路44をセット位置に切り換える。とのノモリ回路44の出力信号は、回路42を含むアータ比較器9の番組信号SSをシミュレートし、また時間比較器17の入力回路45を、選択番組PW4のアータの終了時刻t島の受信に切り換える。選択番組PW4のアータ中に配憶された選択番組PW4の配録および(または)再生時間の経過の後に、時間比較器17が選択番組PW4の終了時刻t島を検知すると、発生された時間一致信号
ZKS はメモリ回路44のRS位置へのリセットを生じさせる。このように選択番組PW4を送にしている局の番組の配針かよび(または)再生は、選択番組用ノモリ内に記憶された選択番組用ノモリ内に記憶された選択番組用ノモリ内に記憶された連に関でしている。

番組模職を送俗していない局の番組アータは、 それは選択番組用メモリ内に配協されるべきであるが、マークデータ位置に「無模職」のマーク倡 号MKK を備えることが可能である。このことは第 3 図の区分(a)において選択番組 P W 4 についての

している局 8 5 の瞬間的 な故 酸 がある。 送信局に おけるそのような故 職 は 擦 歳 脱 落 回路 3 0 に よって 検知され、そこに かいて データ分離 回路 7 は 番 銀信号 8 8 の存在下に 8 KK 信号を依然として 発生し続ける。 優 職 脱 落 回路 3 0 は、 第 3 図 の列(g)に 示される、 タイミング要素の時間 T 1 の 所定期間、 休止信号回路 1 0 を スイッチオン 時間、 休止信号回路 1 0 を スイッチオン 時間 に タイミング 要素 の時 は 、 スイッチオフされたとき、 受 信装 置 の 伝 達 状 週 を 配 は 、 そ オフされたとき、 受 信 装 置 の 伝 達 状 変 信 時 計 回路 2 1 は こ の 特別の 場 合 に な い て に な に な に な が の マークアータ 位 個 内 に 記 憶 さ せる。

さらに、1つの側御入力端子51において、送信時計回路21は受信装御の記録装置のスイッチオン時間、あるいは受信装御に接続されたレコーダの作動時間をチェックする。この記録時間 tw が送信時間 tu (この送信時間に送信時計回路が設定される)よりも小さいことが知られた場合、

破線マーク・パー46によって示されている。マーク検出器19の特別の突施例においては、マーク検出器19は選択番組PW4を質問するときにとのマーク信号MKKを検知することが可能であり、そして献マーク信号をデータ分離回路7の出力信号に相応する信号SKKに変換する。

選択番組PW5が局85により送信されている間に、選択番組PW5の放送が時点もp15 かよび
tp14 の間で中断され、その中断の間、局は休止
信号Pをその番組係線において送信する。休止信
号回路10は、この休止信号Pを検知し、1つの
出力増子47においてアータ比較器の番割をのです。
いて制止信号を生する。該制止信号は、休止信
号Pの期間中、送信時計回路21の時間計数を申ります。
は対することによって記録かまたケート回路50を
は対する。選択番組PW5をさた、時点
はp15 かる
よびもp16 の間において、選択番組PW5を放送

すなわち、選択番組 P W 6 の送信の終了において例えばレコーダがテープ材の不足のために早めに停止されたような場合、選択番組 P W 6 の送信の終了における送信時計回路 2 1 の出力信号は、不完全マーク M U を選択番組用メモリ 1 4 内の選択番組 P W 6 のマークデータ位置内に記憶する。

第2図に示された契施例のように、受信装置の 特定の形態においては、受信装置の信号処理回路 用の電源41をターンオンする電子スイッチの前 に、スイッチオフ遅延回路52を包含しており、 該スイッチオフ遅延回路52のスイッチオフ遅延 時間は、クロックパルスUTに制御される選択番 組用メモリ14の1 関門サイクルと等しいか、あ るいはそれよりもわずかに長い。

他の実施例においては、ゲート回路53は質問中に生ずるSKK信号を、選択番組用メモリ内の選択番組の質問中に実効化することから防ぎ、それはすでに処理されたものである。

時間窓計算器23は、朝に始まる選択番組の場合には午後に始まる選択番組の場合よりも小さな

特開昭59-229329(8)

時間窓をマークするよりに設計される。この方法 では、受倡装役を同調するスイッチォン時間がさ らに減少されることが可能である。

第4図は受信装置の他の実施例を示しており、 該受信装償は、アンテナ3に接続されたチューナ 1、IP増幅器4、および、出力端子にレコーダ 6 1 および再生装置 6 2 が接続された復調回路 5 を具備する。さらに受信装置は選択番組用メモリ 内に配憶された選択番組の送信を検知する回路を 具備し、との回路は同調回路2を介してチューナ に接続され、またデータ分離回路 7 を介して受信 装置の有効信号路に接続される。との回路は、ア ドレスパス54を介してアドレス選択装置55に 接続される選択番組用メモリ、並びにカレンダ時 計回路24、比較器56、時間窓計算器23、マ ーク検出器19、マーク借号メモリ57およびプ ログラム側御回路 5 8 を具備する。上述の回路 14ないし58はマイクロプロセッサの一部を形 成することが可能であり、データパス12および 制御パスシステム59によって相互に接続される。

に同調回路を設定するととにより信号伝達路内に ある回路をスイッチオンに切り換える(74)。 その後に、比較器56は選択番組アータとアータ 分離回路7の出力データとの比較を行う。比較さ れるデータ間に一致が生じた場合には、超択番組 の送信が検知され、比較器 5 6 の出力信号は選択 番組のデータ中に同マーク倡号(MS)を生じさ せる(75)。データの一致が検知されない場合 には、比較器はその後カレンダ時計回路の時刻 tnを質問された選択番組の時間窓31の終了時 刻 tps と比較する。時間窓の終了時刻 tps に違 するか、あるいはそれを越えたときには、比較器 5 6 はゼロマーク僧号M 0 を質問された選択番組 のアータ中に記憶させ、そりでない場合には次の 選択番組が質問される(78)。窓マーク信号 MPを有する選択番組の質問中に局標識が検出さ れない場合には(79)、比較器において、質問 された選択番組のデータ中の開始時刻がカレンダ 時計回路の時刻と比較され、一致したときにはマ - ク信号 MKK が質問された選択番組のデータ中に

(71)、そうでないときには次の選択番組が質問される(70)。マーク検出器19が、質問された選択番組のアータ中に窓マーク信号MFを検知したときには(73)、プログラム制御回路を用いて、電源をスイッチオンすることにより、および質問された選択番組のアータ中に含まれる局

記憶され(81)、そうでない場合には次の選択 番組が質問される(80)。

マーク校出器19が、質問された選択番組のデ ータ中で脊組マーク信号MSあるいはマーク信号 MKK (無概論)を検知した場合には、眩マーク検 ●出器:19の出力信号によって、質問された選択番 組のデータから送信時計回路21における送信時 間の設定を行う(82)。との送信時計回路21 は同様にマイクロプロセッサの一部を形成すると とが可能であり、データパスおよび制御パスに接 鋭される。 MKK マーク信号があるときには、レコ ーダ61および将生装置62が、それに接続され **た電源60をターンオンすることによって同時に** 作動され、また送信時計回路21が作動される。 (83)。送僧時計回路21内に設定された送僧 時間 tu が経過した後に、この送僧時計回路は出 力信号を発生し、該出力信号は消去マーク信号 Mしをマーク信号メモリ57から呼び出しそれを 質問された選択番組のデータ中に記憶させ(84)、 その結果、次にマーク検出器は MKK 信号の代わり

特開昭59-229929(9)

Ŕ

に消去マーク信号MLを検知し、また次の選択番組のデータを選択番組用メモリ14から呼び出す。しかしながら、例えばレコーダがテープ材の不足のために早期に作動停止されるなどのために送信時計回路21がその計時終了に先だって作動停止された場合には、送信時計回路の出力信号は不完全マーク信号MUをマーク信号メモリ57から取り出してそれを質問された選択番組のデータ中に記憶させる(85)。

番組マーク信号MSの場合には、MKKマーク信号の場合と同様に、送信時計回路21が選択番組アータの送信時間 tu に設定され、また再生装置62、レコーダ61かよび送信時計回路が作励される。比較器56が、選択番組を送信している局を受信中に番組領職信号と選択番組のデータとの間の一致を検出せず、そしてデーター致信号 DKSをスイッチオフにする場合には、再生時間は、しかし、比較器56で設定送信時間と比較されるだけである。再生時間が、送信時計回路21内に設定された送信時間 tu と等しいかあるいはそれよ

されるようにする(94)。休止倡号回路はその 休止状態において出力倡号を発生し(89)、該 出力倡号は休止の間、休止を指示すること、およ び装配を制止することが意図される。該休止倡号 回路は同様にマイクロプロセッサの一部を形成す ることが可能である。

不完全マーク信号MU、ゼロマーク信号MO、 さたは消去マーク信号MLの検知はいずれも、マーク検出器19において出力信号SU、SOまたはSLを発生し、該出力個号SU、SOまたはSLはデータ出力について次の記憶位配を追接にで呼いてとれらのマーク信号により特徴づけられたのでように指示された(表示された)選択番組を指示された(表示された)選択番組によるとが可能である(92)。さらに、不完全マーク信号MUまたはゼロマーク信号MOの検知により選択番組用メモリカケでに、クロにより選択番組用メモリ14内に(93)、それにより選択番組用メモリ14内に

り大きい場合には、消去マーク信号MLがマーク **信号メモリ57から再び取り出され、そして質問** された選択番組のアータについてのマークアータ 位復に記憶される。再生時間tωが送信時計回路 2 1 内に設定された受信された選択番組の送信時 間 ta よりも短い場合には、後者が出力信号によ ってタイミング要素をターンオンし(87)、そ してタイミング要案の計時終了時間T1の期間に 休止倡号回路を作励させ(88)、該休止倡号回 路はタイミング要素の計時終了時間の間中、再生 装備の作動またはレコーダおよび送信時計回路の 作動を中断する。タイミング要素の計時終了時間 の間に比較器56が、例えば選択番組を送信して いる局の受信の瞬間的停止に続いて、データ一致 借号を再び発生した場合には、タイミング要素の **筋作が停止され、そして再生装置、レコーダおよ** び送信時計回路の作動の中断がキャンセルされる。 タイミング要案の完全な計時終了に続いて、タイ ミング要案の出力信号は不完全マーク信号MUが、 質問された選択番組のマークデータ位置内に記憶

記憶された選択番組が全く受信されなかったか、 あるいは不完全に受信されたことが受信装置にお いて指示される。

4. 図面の簡単な説明

第1 図は選択番組およびその時間窓を図式的表現であらわした図、第2 図および第4 図は選択番組用メモリに記憶された選択された番組の送信を検知する回路を備える受信装置のプロック整盟をそれぞれ示し、第3 図は様々の選択番組の管理および受信の間の第2 図に示された受信装置の動作シーケンスに関する状態図、第5 図は第4 図に示された受信装置の動作シーケンスに関する流れ図である。

1 …チューナ、2 …同調回路、3 … アンテナ、4 … I F 均幅器、5 … 復調回路、6 …配録再生装 能、7 …データ分離回路、9 … データ比較器、1 0 … 休止信号回路、1 4 … 選択番組用メモリ、1 7 …時間比較器、1 9 … マーク校出器、2 1 … 送信時計回路、2 3 …時間窓計算器、2 4 … カレング時計回路、2 5 … 制御回路、2 6 … 入力装置、

3 0 … 傾殺脱光回路、 3 3 … 電子スイッチ、 3 4 … ゲート回路、 3 8 … クロック・カウンタ、 4 1 … 電源装設、 4 3 … 辞告回路。

特許出願人

インターナショナル スタンダード エレクトリック コーポレイション

特許出願代理人

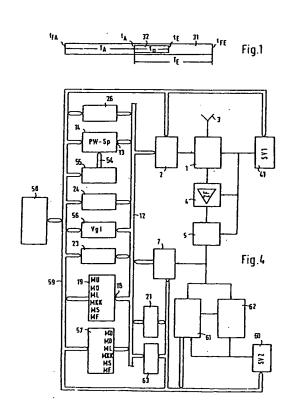
 弁理士
 貨
 未
 則

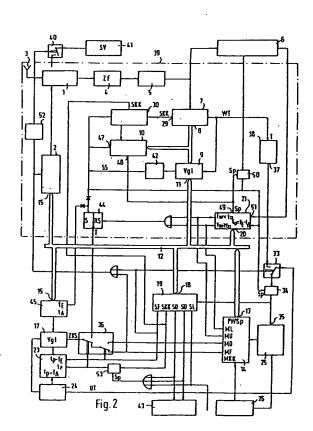
 弁理士
 必
 知
 之

 弁理士
 小
 体
 除
 夫

 弁理士
 山
 口
 四
 之

 介理士
 匹
 山
 他
 也





特問昭59-229929**(11)**

